

SP6T 12.4GHz

大功率

Normally open

◆ 射频特性

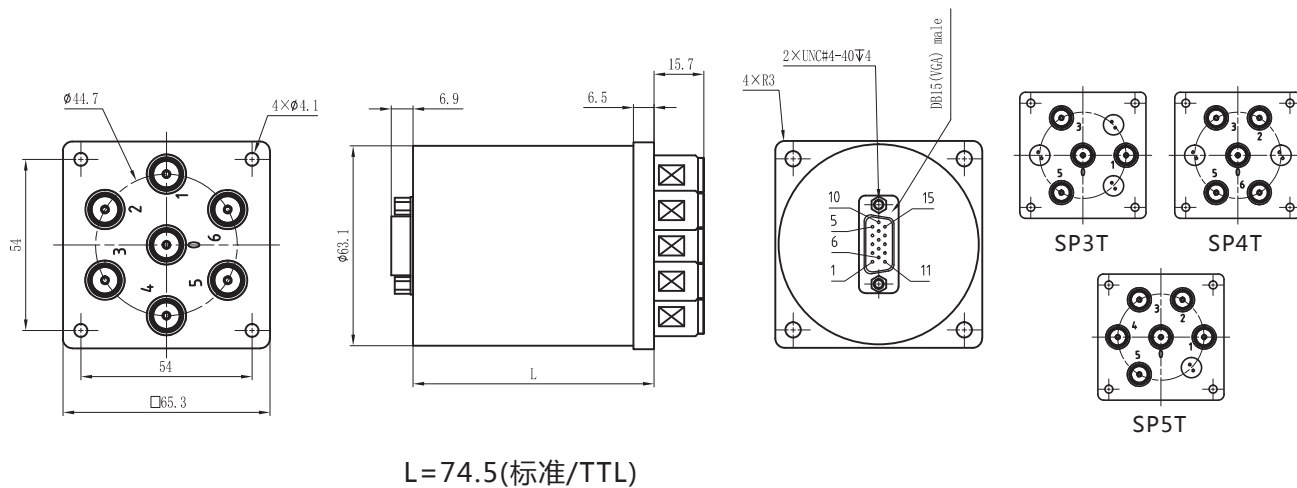
频率范围 (GHz)	插入损耗 (dB)	隔离 (dB)	驻波
DC-5	0.3	70	1.3
5-12.4	0.5	60	1.5

◆ 工作电压/电流

工作电压 (V)		12	24	28
电流 (mA)	Normally Open	300	150	140

* 可根据用户要求选择电压

◆ 产品尺寸



◆ 产品特性

- DC至12.4GHz
- 低驻波, 低损耗, 高隔离
- 连接器形式N
- 可选择TTL电平控制

◆ 技术指标

开关顺序: 先断后合

开关速率: <15ms

工作温度: -25°C~65°C (标准)

-55°C~85°C (温度扩展)

开关寿命: 200万次

射频连接器: N Female

控制接口: DB15 Male

冲击 (非工作状态): 30G、1/2 Sine、11 ms

振动 (工作状态): 20-2000 Hz、10G RMS

SP6T 18GHz

大功率

Normally open

◆ 射频特性

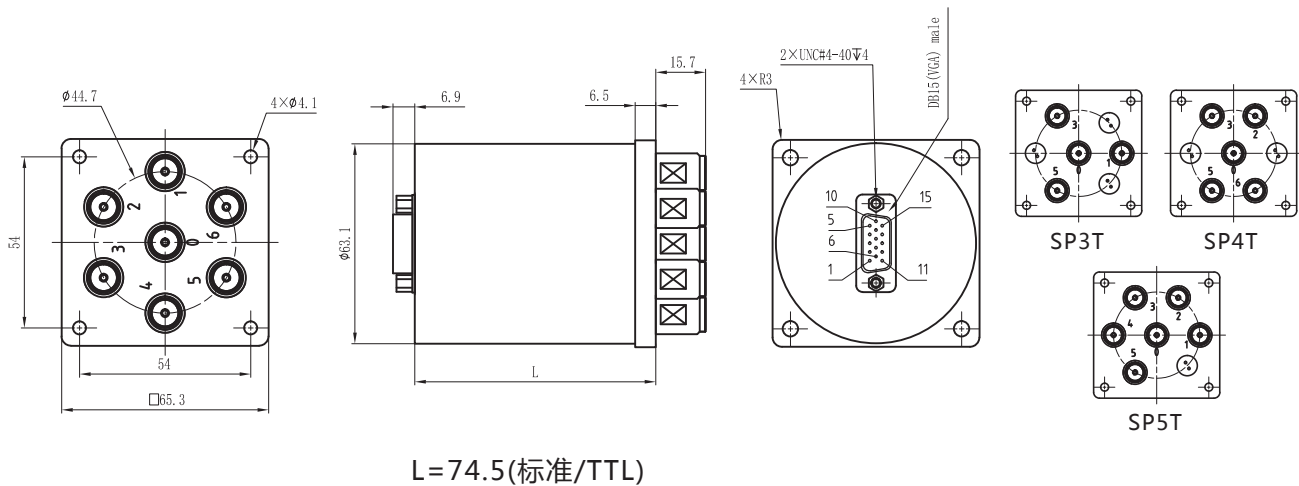
频率范围 (GHz)	插入损耗 (dB)	隔离 (dB)	驻波
DC-5	0.3	70	1.3
5-12	0.6	60	1.6
12-18	0.7	50	1.7

◆ 工作电压/电流

工作电压 (V)		12	24	28
电流 (mA)	Normally Open	300	150	140

*可根据用户要求选择电压

◆ 产品尺寸



◆ 产品特性

- DC至18GHz
- 低驻波, 低损耗, 高隔离
- 连接器形式N
- 可选择TTL电平控制

◆ 技术指标

开关顺序: 先断后合

开关速率: <15ms

工作温度: -25°C~65°C (标准)
-55°C~85°C (温度扩展)

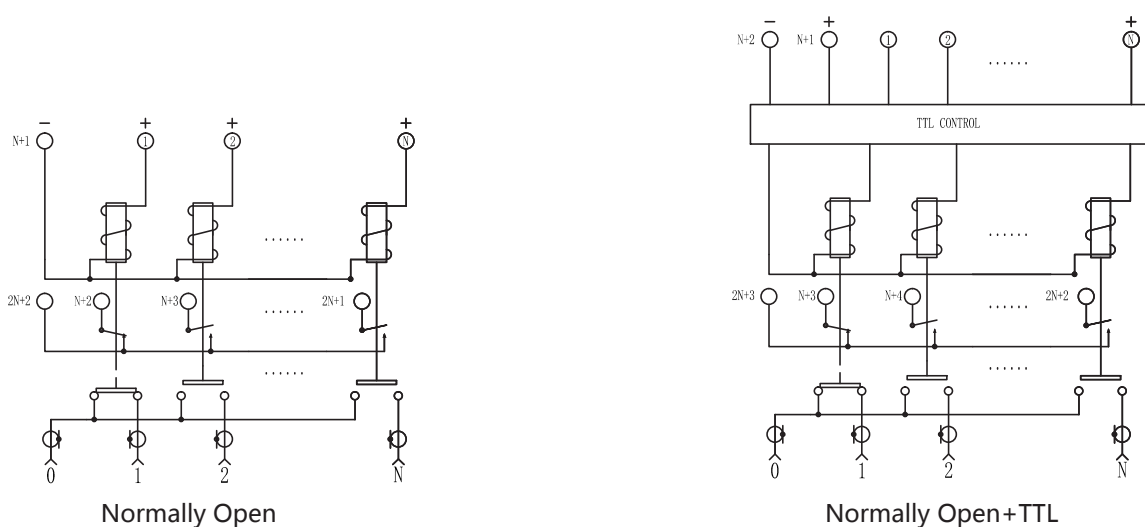
开关寿命: 200万次

射频连接器: N Female

控制接口: DB15 Male

冲击 (非工作状态): 30G、1/2 Sine、11 ms

振动 (工作状态): 20-2000 Hz、10G RMS



切换方式 SP3T		射频通道	引脚定义	
			DB15 MALE	
			激励	反馈
Normally open	NO TTL	0→1	1:VDC, 7:GND	14→8
		0→3	3:VDC, 7:GND	14→10
		0→5	5:VDC, 7:GND	14→12
	TTL	0→1	1:TTL, 7:VDC, 8:GND	15→9
		0→3	3:TTL, 7:VDC, 8:GND	15→11
		0→5	5:TTL, 7:VDC, 8:GND	15→13

切换方式 SP4T		射频通道	引脚定义	
			DB15 MALE	
			激励	反馈
Normally open	NO TTL	0→2	2:VDC, 7:GND	14→9
		0→3	3:VDC, 7:GND	14→10
		0→5	5:VDC, 7:GND	14→12
		0→6	6:VDC, 7:GND	14→13
	TTL	0→2	2:TTL, 7:VDC, 8:GND	15→10
		0→3	3:TTL, 7:VDC, 8:GND	15→11
		0→5	5:TTL, 7:VDC, 8:GND	15→13
		0→6	6:TTL, 7:VDC, 8:GND	15→14

切换方式 SP5T		射频通道	引脚定义	
			DB15 MALE	
			激励	反馈
Normally open	NO TTL	0→1	1:VDC, 7:GND	14→8
		0→2	2:VDC, 7:GND	14→9
		0→3	3:VDC, 7:GND	14→10
		0→4	4:VDC, 7:GND	14→11
		0→5	5:VDC, 7:GND	14→12
	TTL	0→1	1:TTL, 7:VDC, 8:GND	15→9
		0→2	2:TTL, 7:VDC, 8:GND	15→10
		0→3	3:TTL, 7:VDC, 8:GND	15→11
		0→4	4:TTL, 7:VDC, 8:GND	15→12
		0→5	5:TTL, 7:VDC, 8:GND	15→13

切换方式 SPnT 即 n=6		射频通道	引脚定义	
			DB15 MALE	
			激励	反馈
Normally open	NO TTL	0→1	1:VDC, n+1:GND	2n+2→n+2
		0→2	2:VDC, n+1:GND	2n+2→n+3
		0→n	n:VDC, n+1:GND	2n+2→2n+1
	TTL	0→1	1:TTL, n+1:VDC, n+2:GND	2n+3→n+3
		0→2	2:TTL, n+1:VDC, n+2:GND	2n+3→n+4
		0→n	n:TTL, n+1:VDC, n+2:GND	2n+3→2n+2